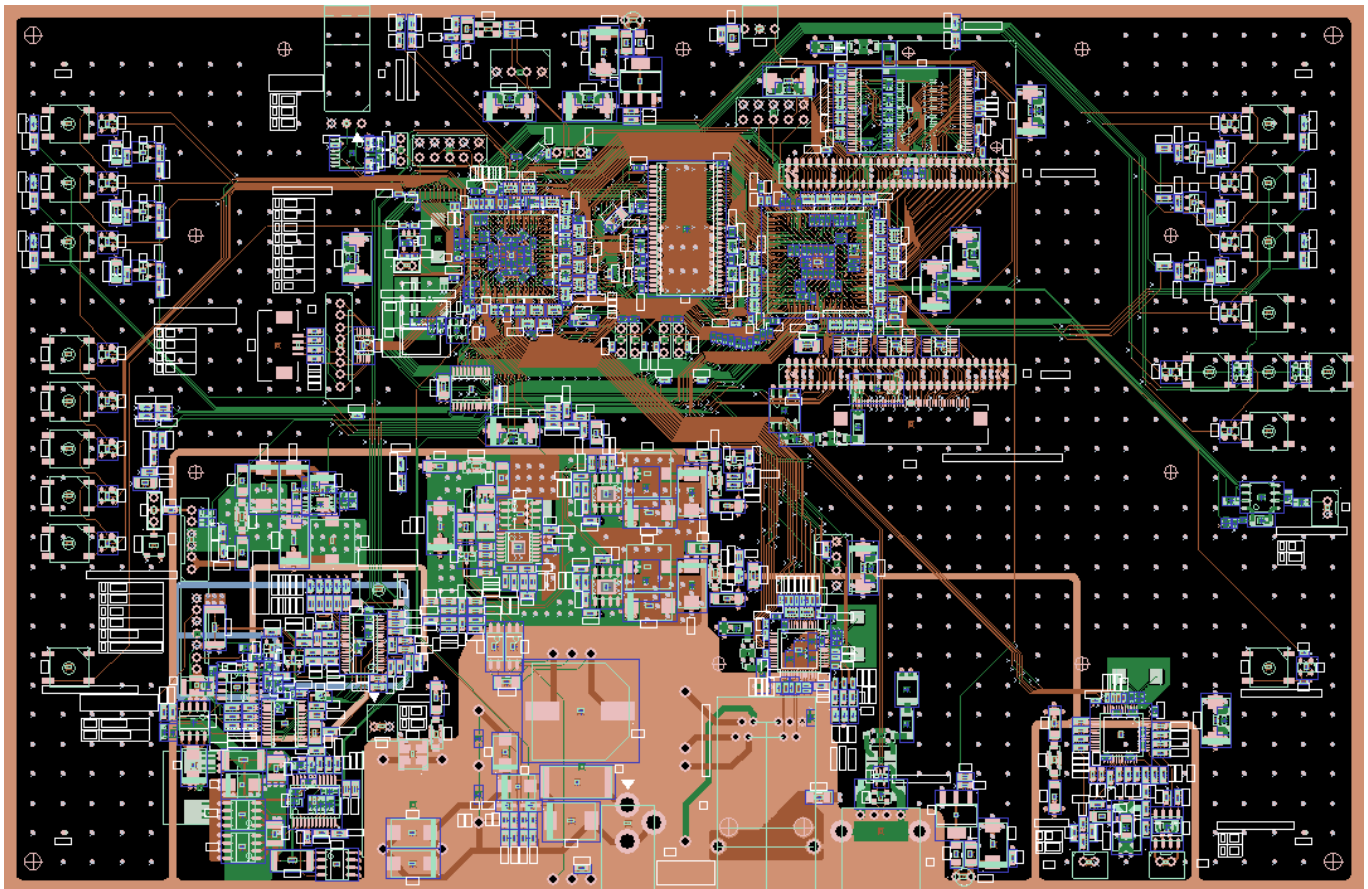
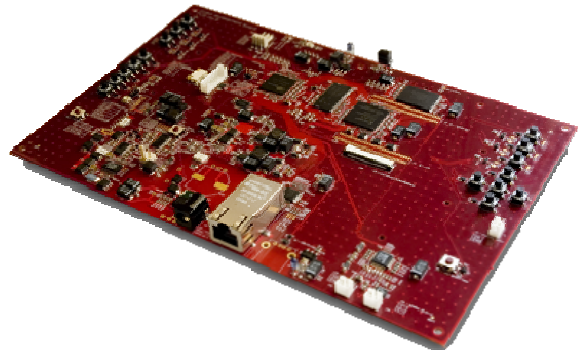


Плата для мультимедийного пульта управления спроектирована на базе SoC Cirrus Logic EP9307 и CPLD XC2C384 в корпусах TBGA272 и FTG256. При разработке печатной платы учтены особенности разводки цепей питания и Li-ion зарядки, питание аналоговых цепей выполнено на отдельных фильтрованных полигонах.





Характеристики

Тип платы	аналого-цифровая
Количество слоев	6
BGA корпуса	2 (TBGA272, FTG256)
Габариты, мм	150x230
Количество связей	4225
Дифференциальные пары	Ethernet, USB
Количество компонентов	1619
Особенности	<ul style="list-style-type: none">• процессор Cirrus Logic EP9307• Системная частота 133 МГц• Ethernet 10/100• POE• USB host (высокоскоростной)• UART• Wi-Fi• LCD-интерфейсы• подзарядка ионно-литиевого аккумулятора• AC'97
Средства проектирования	PCAD 2002
Срок разработки	1 месяц